

**PROJET**

**POTENTIOSTAT SOLAIRE**

**NOTE D’APPLICATION**

**Dimensionnement Convertisseur DC/DC**

Client : CORNET Jean-François

Référent Polytech : LAFFONT Jacques

Tuteur industriel : KERSULEC François

Étudiant : PRINET Thomas

Une image contenant texte, Police, logo, Graphique

Description générée automatiquement

Polytech Clermont – Génie Électrique

09/01/2025

**TABLE DES MATIERES**

[1. Introduction 3](#_Toc187323491)

[2. Presentation du montage 4](#_Toc187323492)

[3. Etude du fonctionnement 5](#_Toc187323493)

[3.1. DéfinitIon des équations 5](#_Toc187323494)

[3.2. Recherche des valeurs moyennes 6](#_Toc187323495)

[3.3. Contrainte sur l’inductance 8](#_Toc187323496)

[3.4. Contrainte sur le condensateur 9](#_Toc187323497)

[3.5. Contraintes sur les semis-conducteurs 12](#_Toc187323498)

[4. Choix des composants 13](#_Toc187323499)

[4.1. Grandeurs du circuit 13](#_Toc187323500)

[4.2. Choix de l’inductance 13](#_Toc187323501)

[4.3. Choix du condensateur 14](#_Toc187323502)

[4.4. Choix de la transistor 14](#_Toc187323503)

[4.5. Choix de la diode 15](#_Toc187323504)

[5. Conclusion 16](#_Toc187323505)

[6. Annexes 17](#_Toc187323506)

**TABLE DES FIGURES**

[Figure 1 : Montage survolteur 4](#_Toc187323507)

[Figure 2 : Montage équivalent - Première phase 5](#_Toc187323508)

[Figure 3 : Montage équivalent - Seconde phase 6](#_Toc187323509)

[Figure 4 : Evolution du courant iL dans le temps 8](#_Toc187323510)

[Figure 5 : Evolution de la tension uC dans le temps 10](#_Toc187323511)

1. Introduction

Compte tenu du contexte climatique actuel, il est important de s’intéresser au domaine de l’énergie. En effet, aujourd’hui, les énergies consommées sont principalement d’origines fossiles ayant un grand impact sur l’environnement. L’un des enjeux actuels est donc de développer des alternatives plus durables et écologiques. Parmi ceux-ci l’hydrogène est une alternative en plein développement.

Le groupe GePeb de l’institut Pascal à Clermont-Ferrand, travail aujourd’hui sur des systèmes de création de carburant écologique. L’une des pistes en développement est la création d’hydrogène par photo-électrolyse de l’eau.

Afin de rendre viable leur système, le groupe a lancé le projet potentiostat solaire. Ce projet à pour objectif d’optimiser la réaction de photo-électrolyse. Pour cela, la visée de ce projet est de créer un système alimenté par une cellule photovoltaïque permettant de réaliser cette tâche.

Ce travail s’inscrit dans le cadre de ce projet. Il offre une présentation détaillée du montage utilisé afin de réaliser un convertisseur de puissance essentiel afin de pouvoir assurer le fonctionnement du système final.

Dans un premier temps, une présentation du montage sera réalisée. Puis, ce document exposera une étude détaillée du fonctionnement du circuit. Enfin, ce travail justifiera les choix réalisés concernant le choix des composants utilisés afin de réaliser ce montage.

1. Presentation du montage

L’objectif de ce circuit est d’amplifier la tension d’entrée issue de la cellule photovoltaïque afin de s’adapter aux besoins de la cellule photoélectrochimique. Le montage sélectionné est un hacheur parallèle (montage boost ou survolteur). Le circuit est le suivant :

Une image contenant diagramme, ligne, Tracé, Plan

Description générée automatiquement

Figure 1 : Montage survolteur

Ce montage est composé de quatre composants :

* **Une inductance**

Ce composant est essentiel pour le fonctionnement de ce circuit. En effet, c’est ce dernier qui va permettre d’amplifier la tension de sortie. Cela est possible par le fait que l’inductance va se magnétiser et donc emmagasiner de l’énergie, puis restituer cette dernière afin d’augmenter la tension de sortie. Par ailleurs, l’inductance va permettre de limiter les variations de courant en entrée et donc protéger la source d’alimentation.

* **Un transistor**

Son rôle est de contrôler la commutation entre les phases de charge et de décharge de l’inductance.

Il y a deux états possibles :

* Lorsqu’il est passant (ON), l’inductance va emmagasiner de l’énergie.
* Lorsqu’il est bloqué (OFF), l’inductance va se décharger dans la charge de sortie.
* **Un condensateur**

Cet élément a pour rôle de lisser la tension de sortie afin que cette dernière soit stable. Pour cela, le condensateur va emmagasiner de l’énergie durant la phase de décharge (OFF) de l’inductance et la restituera à la charge lors de la seconde phase (ON).

* **Une diode**

CE composant permet la bonne circulation du courant dans le circuit. En effet, lors de la décharge de l’inductance (OFF), elle va conduire le courant vers la charge et le condensateur. Lors de la phase de charge (ON), la diode va permettre d’éviter que le courant issu de la capacité ne revienne vers l’inductance afin que ce dernier soit entièrement transmis à la charge.

1. Etude du fonctionnement

Cette section expose la réflexion menée afin de définir les contraintes sur les différents composants constituant ce montage.

* 1. DéfinitIon des équations

Dans un premier temps, une analyse du circuit doit être menée afin de définir les équations temporelles régissant le circuit.

* **Phases de fonctionnement**

Le signal de commande du transistor sera une PWM de période T et de rapport cyclique .

Pour 0 < t <  :

Q passant -> vQ = 0  ; VD(t) = -u’(t)

Pour < t <  :

Q bloqué -> vQ = -u’(t)  ; VD(t) = 0

* **Etude en régime établi**

Pour 0 < t <  :

Le montage équivalent est le suivant :

Une image contenant diagramme, ligne, Tracé, Parallèle

Description générée automatiquement

Figure 2 : Montage équivalent - Première phase

Les équations du circuit sont :

Pour < t <  :

Le montage équivalent est le suivant :

Une image contenant diagramme, ligne, Tracé, Parallèle

Description générée automatiquement

Figure 3 : Montage équivalent - Seconde phase

Les équations du circuit sont :

* 1. Recherche des valeurs moyennes

A présent, l’objectif est de définir les valeurs moyennes du courant traversant l’inductance iL et de la tension de sortie u’ appliquée à la charge et au condensateur.

L’expression générale de la valeur moyenne de u(t) est la suivante :

En utilisant les relations (2) et (4), cette expression donne :

Or,

Ainsi, l’expression de la valeur moyenne de la tension est :

Par ailleurs, les équations (3) et (5) donnent :

Ainsi :

Afin d’obtenir la relation entre les valeurs moyennes des tensions d’entrée et de sortie, il suffit d’insérer l’équation (7) dans la (6) :

**Remarque :**

**En considérant cette expression et le fait que sera compris entre 0 et 1, l’expression (1\*) permet de justifier le choix du montage, car la valeur moyenne de sortie est plus grande que la valeur moyenne d’entrée.**

Enfin, en insérant l’expression (8) dans (6), il est possible de retrouver l’expression de la valeur moyenne de iL en fonction de la valeur moyenne de la tension d’entrée :

Si r << R, la relation devient :

* 1. Contrainte sur l’inductance

Comme exprimé dans la section 2, l’inductance a un rôle crucial, celui d’emmagasiner de l’énergie et de la restituer au moment propice. De plus, l’inductance va permettre de lisser le courant d’entrée. Ce point est important, car si le composant est mal dimensionné, le courant d’entrée repassera par zéro, ce qui correspond à un arrêt de transfert d’énergie et à une perte d’efficacité, voire même à une défaillance du convertisseur.

Afin d’éviter cela, il est important de définir une contrainte sur l’inductance afin de limiter les variations de courant et d’ainsi éviter la problématique de démagnétisation totale.

Les variations peuvent être assimilées aux cycles de charge et de décharge de l’inductance. Sa forme caractéristique est visible sur la figure ci-dessous :

Une image contenant ligne, diagramme, origami

Description générée automatiquement

Figure 4 : Evolution du courant iL dans le temps

* **Expression temporelle de iL**

Il est possible de définir l’expression temporelle de iL pour chaque phase.

Pour 0 < t <  :

Pour < t <  :

* **Taux d’ondulation de iL**

En t = ces deux expressions sont égales (continuité du courant dans une inductance). Ainsi :

* **Contrainte sur L**

Au final, afin de minimiser l’ondulation, il faudra respecter la condition suivante avec I la valeur moyenne du courant de sortie :

* 1. Contrainte sur le condensateur

La présence du condensateur en sortie du montage est essentielle afin d’assurer une tension de sortie stable. Il est donc important de bien la dimensionner.

Tout comme pour le cas de l’inductance, les variations de tensions aux bornes du condensateur peuvent être assimilées aux cycles de charge et de décharge de condensateur. Sa forme caractéristique est visible sur la figure ci-dessous :

Une image contenant texte, ligne, diagramme, Tracé

Description générée automatiquement

Figure 5 : Evolution de la tension uC dans le temps

* **Expression temporelle de uC**

Les expressions temporelles pour chaque phase de fonctionnement sont les suivantes.

Pour 0 < t <  :

Pour < t <  :

* **Taux d’ondulation de uC**

On cherche à définir et afin d’obtenir une expression du taux d’ondulation.

On sait que :

En insérant l’expression (10) dans (11) cela donne :

Il est à présent possible de définir l’ondulation telle que :

Afin de simplifier cette formule, en considérant T<<RC, les approximations suivantes sont valables :

; ;

Ainsi l’expression (13) devient :

Enfin, en insérant la formule (7) dans (14), il est possible d’obtenir une relation entre l’ondulation de la tension de sortie et sa valeur moyenne.

* **Contrainte sur C**

Au final, il sera possible de définir la valeur du condensateur en fonction de l’ondulation de tension prescrite par le cahier des charges. Cette contrainte est la suivante :

* 1. Contraintes sur les semis-conducteurs

Enfin, il est important de connaitre les contraintes appliquées au transistor et à la diode. Pour cela, il faut définir les tensions et courants maximums auxquels seront soumis ces composants. Les contraintes sont les suivantes :

1. Choix des composants

Cette section donne les composants retenus pour le montage, ainsi qu’une justification de ces choix.

* 1. Grandeurs du circuit

Afin de réaliser le dimensionnement, il a été fait une approximation par ordre de grandeur des contraintes sur les composants. Pour cela, nous avons défini les valeurs suivantes :

* 1. Choix de l’inductance
* Afin de choisir l’inductance, il fallait utiliser la relation (3\*) :

Il est donc possible de choisir une inductance avec une valeur en mH afin de réaliser ce montage. Ce choix permet d’assurer le maintien du régime permanent.

* Par ailleurs, il est important de sélectionner une inductance qui puisse supporter le courant qui la traversera. La relation (7\*) donne le courant maximal dans l’inductance.

**Remarque : étant donné que la tension de sortie maximale prévue ne nécessite pas un très grand rapport cyclique, il est possible de faire l’approximation suivante :**

Au final, le composant sélectionné est une inductance de chez Würth Electronik. La référence fabricant est : **744824101.**

* 1. Choix du condensateur
* Afin de choisir l’inductance, il fallait utiliser la relation (4\*) :

Le choix s’est donc porté sur un condensateur en mF afin de lisser correctement la tension de sortie.

* Il faut aussi considérer la tension maximale permise aux bornes du condensateur. Dans ce cas, la tension sera de l’ordre du volt ().

Le choix final s’est porté sur un condensateur venant de chez RS PRO. La référence est : **711-1668.**

* 1. Choix de la transistor
* Afin de choisir le transistor, il fallait utiliser les relations (5\*) et (7\*) :
* Par ailleurs, il est nécessaire que le transistor soit commandable par le microcontrôleur. Ce dernier fournissant un signal d’amplitude 5V, il faut que la condition suivante soit respectée :

Le composant sélectionné pour ce système est un transistor MOSFET de chez Infineon. La référence fabricant est : **IRL7833PbF**.

* 1. Choix de la diode
* Afin de choisir la diode, il fallait utiliser les relations (6\*) et (7\*) :
* Par ailleurs, afin de limiter la chute de tension et donc une perte d’énergie, il faut que cette diode ait une tension directe minimale. Aussi, la fréquence de commande étant grande, il faut que le temps de commutation de la diode soit réduit. Pour être en adéquation avec ces contraintes, le choix de technologie s’est porté sur une diode de type Schottky.

La diode utilisée pour cette application est donc une diode de chez STMicroelectronics. La référence est : **STPS10L25D/G.**

1. Conclusion

Le but du projet potentiostat solaire étant de créer un système permettant l’optimisation de la création d’hydrogène par photo-électrolyse de l’eau, il a été nécessaire d’intégrer un convertisseur de puissance. Ce dernier a pour rôle d’adapter le signal électrique issu d’une cellule photovoltaïque aux besoins d’une cellule photoélectrochimique.

Dans l’optique de justifier les choix réalisés dans la conception de ce convertisseur, ce travail a tout d’abord présenté le montage retenu. Dans un second temps, il a été réalisé une étude complète du circuit. Les résultats obtenus ont permis de déterminer dans un dernier temps les contraintes appliquées sur les composants et de choisir ces derniers afin de répondre au cahier des charges du projet.

En conclusion, ce travail a permis de réaliser un prototype du convertisseur de puissance, qui, une fois combiné à d’autres sous-systèmes, permettra de répondre aux besoins du projet qui est de créer de l’hydrogène.

1. Annexes

Voici un tableau détaillé des composants retenus pour la réalisation de ce montage.

Une image contenant capture d’écran, texte, Police, ligne

Description générée automatiquement